

C言語利用による LSI設計・検証の生産性向上

「生産性向上率 2倍超」という結果を得た研究について、ご紹介します。
(当研究は、経済産業省の「平成21年度 戦略的基盤技術高度化支援事業」の一つです。)

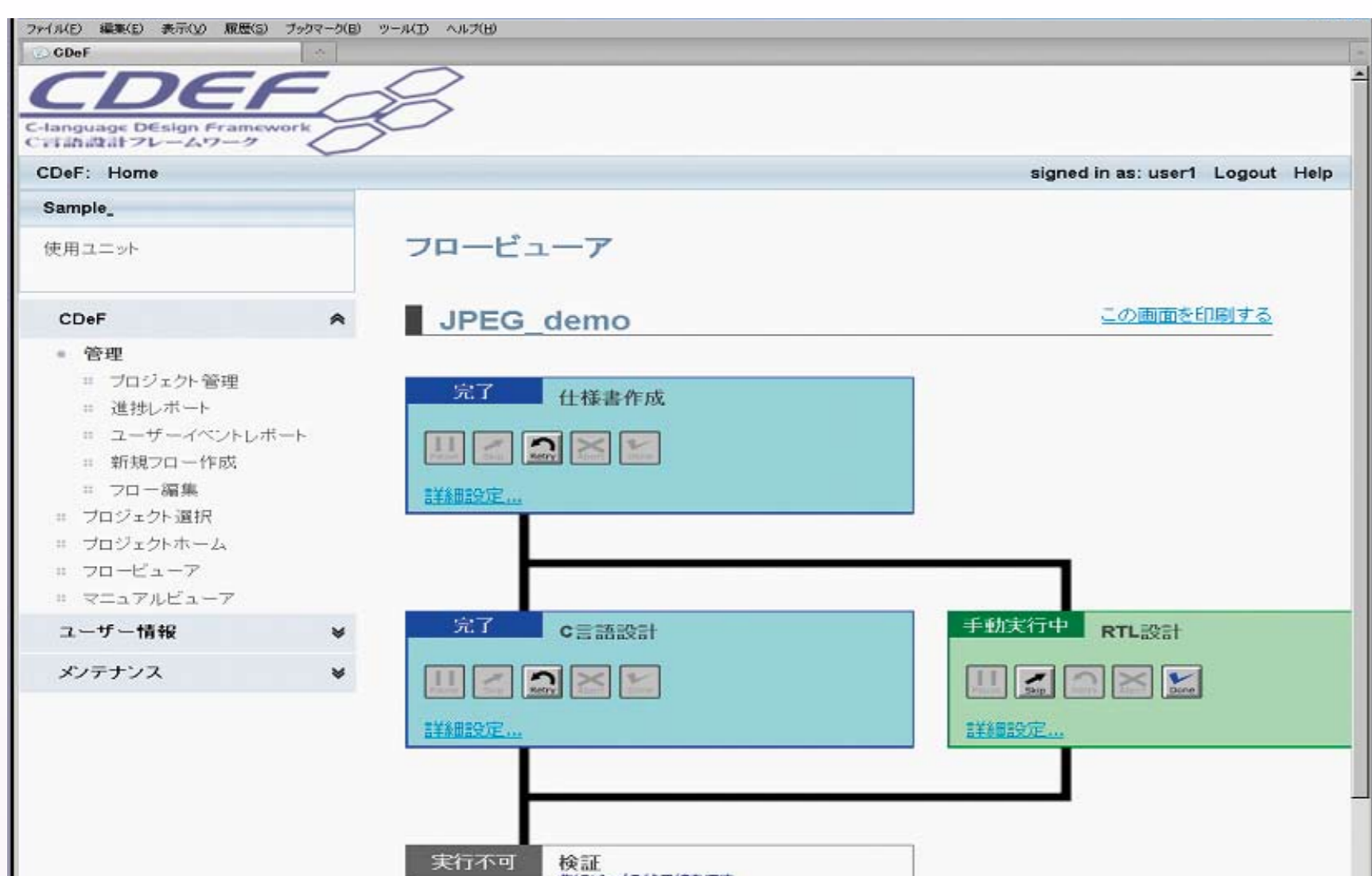
プライムゲートは研究開発で培ったノウハウを活かし、
Cベース設計のリーディングカンパニーとして
C/C++/SystemCによる飛躍的な生産性向上をご提案します!

C++/SystemC/SystemVerilogの併用

アルゴリズムレベルでの設計にはC++、動作確認やトランザクション検証はSystemCのTLM(Transaction Level Modeling)、検証にはCベース設計との親和性が高いSystemVerilogを利用。

動作合成ツールの採用最適化と 生産性向上支援ソフト開発

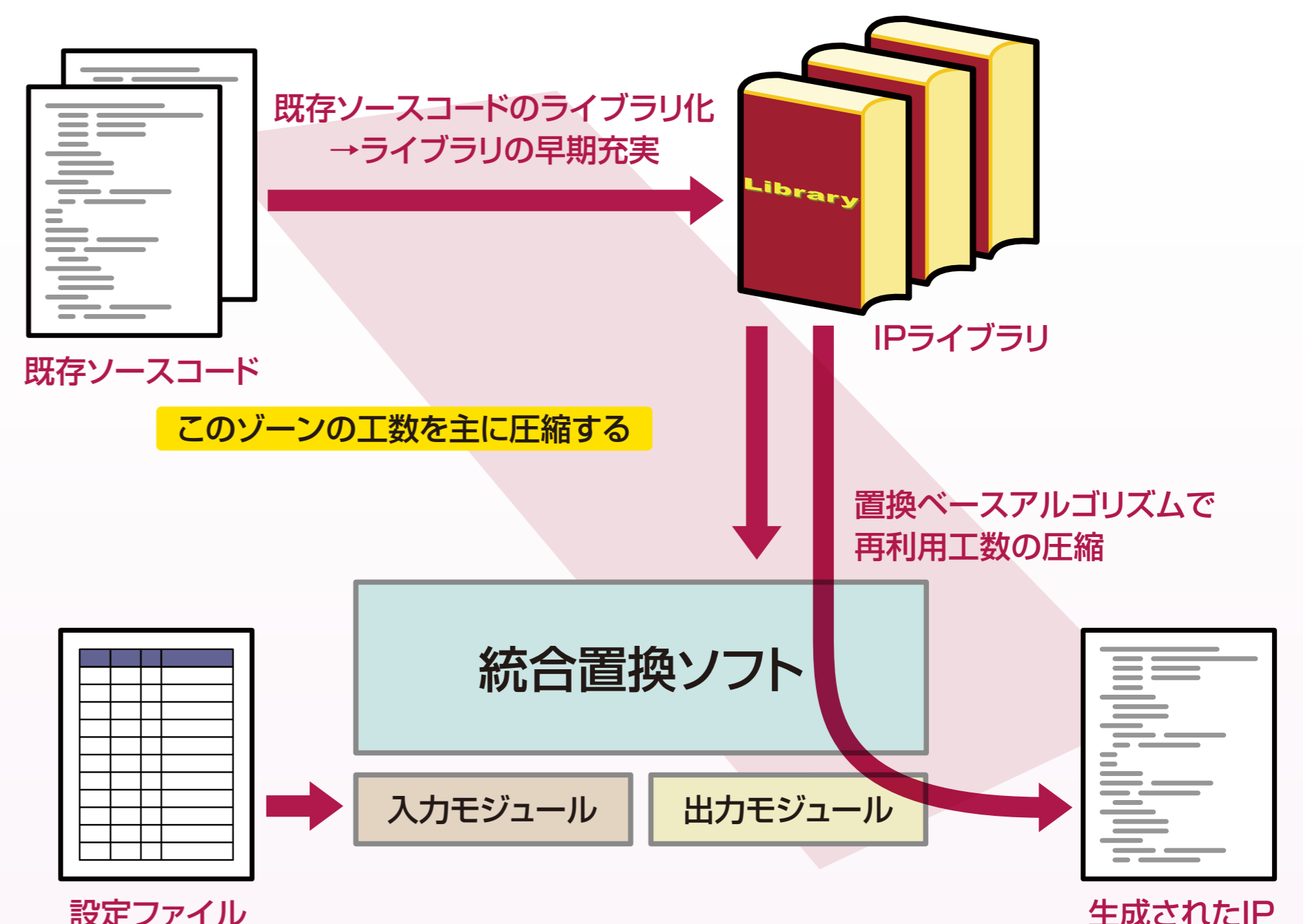
各社の動作合成ツールの特徴を把握し、状況にあわせて最適な使い分けを実施。
また、独自開発ソフト(WEBアプリケーション)
「CDEF(C-language DEsign Framework)」
でプロジェクト管理、工程分析等をサポート。



生産性向上支援ソフト「CDEF」画面イメージ

ソフト/ハードIPの効率的な 設計・蓄積・再利用

IP設計の手順を形式知にすると同時に、独自開発
の統合置換ソフト(FGen)とIPライブラリを併用し、
大幅な工数圧縮。



統合置換ソフトウェア(FGen)の構成イメージ図

- ☑ コンサルティング
- ☑ 受託設計/開発
- ☑ ソフトウェア販売

生産性向上に関するソリューションを
様々な形でご提案させていただきます。